

Modules Libres



Présentation

Code interne : EE8C

Description

Niveau de connaissances (savoirs) :

N1 : débutant

N2 : intermédiaire

N3 : confirmé

N4 : expert

Les connaissances (savoirs) attendues à l'issue des enseignements de l'UE

Avoir acquis les notions fondamentales du domaine de la compatibilité électromagnétique (CEM) appliquées aux circuits électroniques. (C1, N1)

Connaître les notions fondamentales de bruit dans le domaine analogique. Maitriser les principes de synthèse de fréquence à hautes fréquences. (C2, N2)

Maitriser l'utilisation du matériel de caractérisation en lien avec la mesure de puissance, de bruit ainsi que l'analyse spectrale : (C5, N2)

Les acquis d'apprentissage en termes de capacités, aptitudes et attitudes attendues à l'issue des enseignements de l'UE

Avoir acquis une culture certaine en CEM pour les circuits et systèmes électroniques. (C1,N1)(C2,N2)

Maitriser les techniques de base de routage de carte dédiées à améliorer la sensibilité d'un prototype aux parasites EM. (C2,N2)(C3,N1)

Identifier et discuter les fonctionnels d'une boucle à verrouillage de phase (PLL) et de délai (DLL). (C2,N2)

Quantifier le bruit d'un circuit analogique simple à partir d'une analyse au niveau transistor. (C2,N2)

Appréhender l'étude fonctionnelle et la mesure des performances de sous-systèmes analogiques pour la synthèse de fréquence, la gestion de puissance, la conversion A/N et la modulation/démodulation d'un signal. (C3,N2)(C5,N2)



Liste des enseignements

	Nature	CM	CI	TP	TI	ECTS
Modules Libres (au choix)	Module à choix					
Intelligence Economique	Module					
Initiation à la finance de marché	Module					
Sciences techniques et sociétés	Module					
Parcours entrepreneur Session 1	Module					
Management humain et performant	Module					
Management de projet digital et innovant	Module					
Management & santé au travail	Module					
Amplificateur Opérationnel : Analyse & Synthèse	Module					
Electronique pour la Conversion d'Energie 2	Module					
Module libre extérieur	Module					
Initiation à la programmation Labview - temps réel	Module					
S8 TOEIC (Rattrapage obligatoire)	Module					
Microsystèmes	Module					
Initiation à la recherche - Parcours PhD	Module					
Parcours entrepreneur Session 2	Module à choix					
Projet thématique	Module					

Infos pratiques

Contacts

Thierry Taris

✉ Thierry.Taris@bordeaux-inp.fr